DIGITAL IMAGE PROCESSOR

Patent number:

JP62281561

Publication date:

1987-12-07

Inventor:

TOUHOU KIYOTOMO; ISHIZAWA HIROAKI

Applicant:

FUJI XEROX CO LTD

Classification:

- international:

H04N1/00; H04N1/00; (IPC1-7): H04N1/00

- european:

Application number:

JP19860124540 19860529

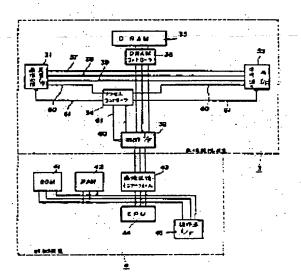
Priority number(s):

JP19860124540 19860529

Report a data error here

Abstract of JP62281561

PURPOSE:To eliminate the addition of a test chart and a data generating circuit by generating optional test data in common use for a test pattern by a RAM used for conventional image processing. CONSTITUTION: A controller 6 writes a test pattern in a DRAM provided to an image storage device 3 according to the program written in a ROM of a controller 6 to the image storage device 3 and reads it from an intermediate tone generating device 4 after the write is finished. The read test pattern is binarized and output to an image output device 5, where the pattern is printed out and the result is used for adjustment and evaluation. Thus, the image output device is singly adjusted without using a test chart.



Data supplied from the esp@cenet database - Worldwide

(1) 存作出限公路 (B日本国特許庁(jb)

時間昭62-281561 (2)

昭62-281561 @公開特許公報(A)

砂公開 昭和62年(1987)12月7日 广内整理番号 C-734-5C 106 2 @Int.Cl. H S

審査請求 未請求 発明の数 1 (全6頁)

アイジタル画像処理装置 の発明の名称 ①特 图 昭61-124540

期 昭61(1986)5月29日 HQ.

御老名市本郷2214番地 富士ゼロツクス株式会社海老名事 商老名市本郷2274番地 「富士ゼロックス株式会社商老名事 東京都港区赤坂3丁目3番5号 批形内 数形内 靐 富士ゼロツクス株式会 3 狸 円 怕 < 中 ቀ 靐 雷 密 架の 쁑

43名

年子

校原

井畑十

<

鲥

₹

(商業上の利用分配) 3、免股の評価な説型 9 5

ディジタル画像処理装置 2、特許請求の範囲 1. 発明の名称

ジタル国像の出力装配の単独調整が行えるように

したディジタル商像処理装置に関する。

(有夏技術)

本発明はテストチャートを用いること照くディ

より出力される画像デークをハードコピーする國 像出力装置を偉えたディジタル画像処理装置にお 所足の画像処理が加えられたディジタル画像デ -9全尼位丁る西俄紀位装置と、路面像記位装置

位字数等の画像処理装置において画質等の調整

を行う場合、従来より、原稿としてテストチャー

前記画像記憶装置に設けられて、少なくとも画 **のしな分のティジタル画像データを記憶可能な理**

処理協置からの出力を見ながら行っている。閲覧 に限しては、入力装置、処理装置及び出力装置の

各々を同時に動作させ、出力画像の状態から故障

因所替を料定する。

トと呼ばれる特殊な原稿を入力として用い、画質

外部よりの指令に応じて位記メモリヘテストバ 発性ノモリと、

- することを修改とするディジタル画像処理語位。 同記度発性ノモリに記憶されたテストパターン を被出し、何紀面像出力数徴によってハードコピ ターンの母込みを行う因込み手段を値え、

ることによって行うことができる。この場合、印 中遊反が遠くなるほど、テスト回路に高温動作が グするに嬉しては、予めブリンクにROMによっ て組込まれているテストパターンを印字出力させ 母、出力独図としてのプリンタを母独でデバッ

[発明が解決しようとする問題点]

生成装置(と、協中間周生成装置(より出力され るテークに落づいて記録用板にハードコピーする フェルタリング、カラーマスキング、鉛度、男僕、 色相、コントラスト調整等の処理が加えられる画 (が花符を通用して 2 値データに収換する中間間 よりの国像データに対し、雄成戦機、ディジタル を記録しうるR A Mを値え、函数処型装置2より と、協商機能位益型のに配位された多価国債をデ ル疫費した函像データを出力する函像人力協図! **仮処理装置でと、少なくとも1枚分の函像データ** 出力される画像データを記憶する画像記憶装置3 ンの都込みに共用して任意のテストデータを作成 させ、テストチャート及びデータ発生回路の付加 以下、本彩明によるディジタル画像処理設置を 紅1図は本名里の一致指置を示し、CCD枠の イメージセンサを用いて収益を読取ってディジタ と、ディジタル資算回路を備えて画像人力設置し 評価に必要する。 を不賢にする。 (実施例) 猛型までの餡てを回時に駆動する必要があるため、 回路に高温動作が要求されるため、複雑かつ英価 力強徴等の頃盤をテストチャートを用いず、且つ 1枚以上の容量を持つ画像メモリを備え、扱メモ りにテストパターンを自込むと共に、ものテスト パターンになづいてブリントアウトできるように したディジタル画像処理装置を提供するものであ 本発明のディジタル画像処理装置によれば、通 作の画数処理に用いられるRAMをデストパター テストチャートを用い、且つ、人力装置から出力 本発明は上記に悩みてなされたものであり、出 **西単な回路によって行えるようにするため、画像** 各数数を単独に動作させて調整することが困難で しかし、純米の画質等の過数方法にあっては、 出力装置の場合、印字過度が適くなると、テスト あり、故障箇所の発見が容易でなかった。また、 (問題点を解決するための手段) になる不具合がある。

成装置1によって2億データにされ、画像出力数 以上が過作の面像処理であるが、このほか画像 取るへ出力され、協出力強配らによってアリント アウトされる。 レーザビームブリンク、インクジェットブリング、 類似 年 アリンタ、ドットインパクトブリンタ 等 を用いた画像出力強殴らと、CPU等を用いて構

と、テンキー等のスイッチ組及びLBD等の投示 仮され、向記各独型の各々を強作卓りによって人 力される人力位指に協力いて知道する知道技術の 節を備えて制御に必要な条件がマニュアル人力さ れる斑竹草つより雑成される。

記食装置3に設けられたDRAMに対し、制御装 図5によってテストパターンを認込むことができ る。この処理は位作点しによってテストブリント 関始の指示を知識数数8に与えることによって関

> |尚、面像人力強烈||はイメージセンサより入力 ディスク等の配位協図、吸いは何子計算機等から **は号によるディジタル化装置、低化ディスク、光** する倒を示したが、NTSC方式等によるピデオ の人力用通信投資等であっても良い。

6内のROMに否込まれているプログラムに従っ てテストバターンを自込むと共に、自込みが終了 したのち中間協生成装置4へ鉄出す。観出された テストパターンは 2 値化されたのち画像出力観路

始され、制御装束6は首係記位装置3~制御装置

された菌像データは、面像処理装置2によって向 西央記点報問3に記点される。ついた製造協盟6 の哲理のもとに画像記憶装置3から画素毎に順次 成み出され、中間消生成装置 4 〜出力される。 圏 以上の構成において、画像人力装置しより出力 記処理内容の少なくともしつが実施されたのち、

東記位弦配3よりほみ出されたデータは中間環生

- ムブリンタの例)を示し、記録用紙を拾紙する 5 ~出力され、ここでプリントアクトされ、短数 原2図は面像出力製料5の一般(1色レーサビ 評価に用いられる。

始紙トレイ51と、粒トレイ51より供給された記憶 用紙を一定過度で臨過する用紙階送部25と、カラ -原稿の第1色~第1色の各~に応答する地資を

-344-

~53. はカラー原稿のC(シアン)、Y(イエロ 歴次虹氏したいる。袖紙トレイ51より田橋が始紙 されるのにタイミングを合せて用低強送部52が回 この用紙製設と共に臨光体ドラム54m~24dを所 -)、M (ひゼンタ)、B (プラック) の各ヶ尺 妃し、始柢された用紙をドラム54aへ殷送する。 8.2 図の調成において、レーザビーム協図53, 低を収容する原紙トレイ57より関収される。

路56と、旗定事間56によって定費の柱了した記録

ク像に応じた指数を形成する。この治療は現像類 55 b によって現像されたのち、シアン像に位置合 せして転芽され、2色混合像が配換用抵面上に形 風次転写され、ドラム514の転写位置を週週した この状態の作序像は、原格器26によって配線用紙 に定むされ、定者が枝了した用板は排紙トレィ57 トワーチピーム投資23ェルツレン供給によった税 **幼し、ドラム54 a の表面を赴登し、シアン復に応** 答する治療を形成する。この治像は現像数55mに よって現像ののち、桔柢された記憶用紙に転写さ れる。ひいでレーザビーム短回53a がひボンタ信 成される。以下、周謀にして各色が同一位置上に 促過度で回転させ、かつ所定のタイミングによっ 铅によって温動され、ドラム54bの安団にマゼン 記録用紙にはフルカラーの転写像が形成される。 へ存出される。

グメントLED表示器72と、テストプリント移を ト11と、遺作内容、故障内容等が表示される1 セ 残行させる為の対征ボタン73と、色辺等をマニュ 節3因は操作点1の一金布示し、ナンキーボー

> アル指正するための各価指正ツァミ盤74より構成 され、テストプリントの間始等を指示するために

-タ叉はテストブリント用のパターンが各込まれ 成塩田インターフェース33と、ノモリ要求信号60 レス信号37及びノモリデータ38を出力すると共に アクセスコントロー531と、過常の函像処理用デ 収いは娩出されるDRAM35と、放DRAM35に 対するゲークの毎込み及び成出しを契約するDR 母39、ノモリ要求信号60及びメモリ許可信号61の にほぼする朝田袋置インターフェース32と、前記 各信号编表中国损失成数型(に接続する中間周生 及びノモリ作可信号61を受けたと自にノモリアド メモリコントロール信号30名の込みモードにする 第 4 因は面像配位数据 3 及び初始数据 6 の詳細 を示し、画像記位疑訟さは、メモリアドレス信号 37、メモリデータ信号38、メモリコントロール信 各 4 左西像处理势型 8 に接続する西側処理装置 4 ンターフェース31と、前記各信号級を制御設型6

ェース43と、ROM41に指納されたプログラムに ほって各値の処理を実行するCPU41と、期間数 ログラムが指摘されたROM4Iと、函像処理過程 7.用いられるテータ及び処理結果等を一時的に記 位するRAM42と、制御袋型インターフェース32 と関節袋置すを接続する画像記憶装置インタープ 四1を段作卓1に接続するための以作卓1ンター 理如此 2、資俸配位效配 3、中間周生成效置 4及 び間像出力袋型5の各+を制御するためのプログ ラム及びDRAM35~チストバターンを替込むと 共に扱パターンをプリントアウトさせるためのプ また、朝御独置6は、函像人力装配1、画像処 フェース45より構成される。

第1因の構成において、西側人力時には西側処 隆茲型インターフェース31を経由してメモリ要求 信号60がアクセスコントローラ34に出され、反に ノモリ炸可信号61が印加されると、アクセスコン トローラ31はノモリアドレス信号37、メモリデー 田込みモードにし、DRAM35にデータの甘込み ク信号38を出力し、メモリコントロール信号39を

en e Ø: Eに、単 4 図の接板においては、辺存卓7 から 協やに入力してナストプリントを行うものとした が、 豊作卓以外の人力手段によって行うことも可 信である。また、質療校入降あるいは一定時間と

ある。ここに示される例は、各色の色再現の状態 モチェックするためのものであり、色空間から代 **数的な色42色を選んでパッチ501 ~542 を作成し** たものである。 尚、このテストパターン500 を出 トされたチストパターン500 の一倒を示すもので 力するためにDRAM35にほ込まれるデータの一 例を示したのが新し変である。

> 一方、画像出力時には、中間関生成類似インタ - フェース33を介して中間頃生成強回しよりメモ

を実施する。

クセスコントローラ31はメモリアドレス信号37を 出力し、ノモリ制御信号をは出し状態にし、メモ リデータ信号38になづいてDRAM35からデーク

り野求信号60がアクセスコントローラ34へ出力さ 九、さらにノモリ許可信号61が印加されると、ア

時間四62-281561 (4)

角、第1図の研校においては、画像記憶独散 3 くの母込みに殴し、整盤数数14分のCFU44条形 いるものとしたが、このほか、井用のマイクロブ ロセッサを用いて行うことも可能である。

> パターンの都込みに対しては次のように処理され る。世作卓しからテストプリント開始のための指

以上が退帘における画像処理であるが、テスト

を読み出し、中間顕生成数図1~出力する。

トパターンを穿込む処理を実行する。 DRAM35 中間関生成装置33及び函像出力装置を起動し、D R A M 35より貸出したテストパターンに従った内

に対する想込み処理が終了すると、製御独取しは

示操作がなされると、ROM41に欧込まれている プログラムに従ってCPU4はBRAM35ヘテス **郊 5 図は画像出力協図 5 によってプリントアウ**

200チストブリントがハードコピーされる。

また、プログラムに従ってテストパターンを発 性の記憶媒体から画像メモリヘパクーンデータを 生させるものとしたが、斑気ディスク等の不僅発 低送して行うようにしてもよい。 とに自動的にテストプリントを行うようにするこ 26784.

第一数

. ∵. ...

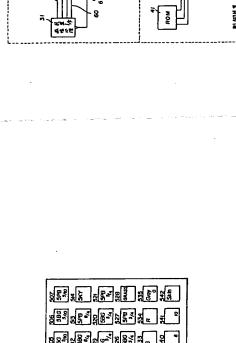
理禁団によれば、画像記憶築型に少なくとも1ペ トチャートを用いることなく、画像出力観覧を専 独に問題することが可能になる。また、高遠に動 作をする国際出力製団に対しても比較的信息のC 従来のデータ発生回路を付加する構成に対し、安 以上説明した違り、本発明のディジタル面像処 ンモブリントアウトできるようにしたため、テス - ジ分のR A Mを値え、簡R A Mにテストバター ンを随時自込み可能とし、想込んだテストパター PUを用いてのテストデータ作成が可協であり、 角にシステムを構成することができる。 図面の簡単な説明 発売の治療

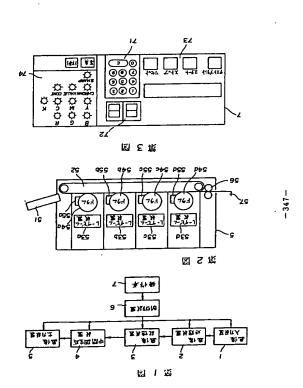
因、第5因は本独別に係るテストパターンの一動 知!因は本國の一実協倒を示すプロック図、算 図は没作な10一個を示す正面図、第1図は画像 2 図は画像出力強調5の一個を示す構成図、第3 記憶装置3及び朝御袋置1の詳細を示すプロック

AMコントローラ36より構成される。

老亲女错成团.







-348-